

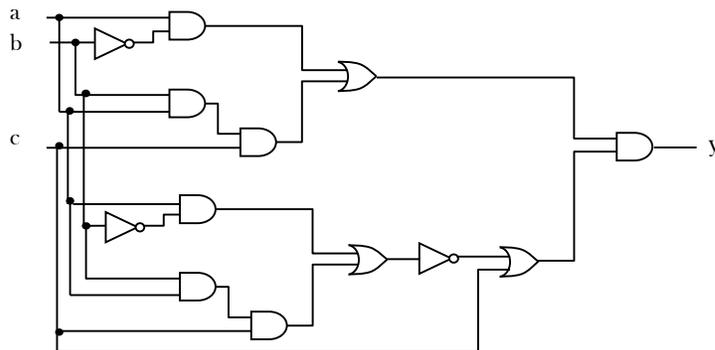
Diseño Digital
Práctica No. 4
Reducción con Álgebra de Boole

Objetivo:

Comprobar que el álgebra booleana es una herramienta efectiva para la reducción de funciones y circuitos lógicos.

Desarrollo:

1. Arme el siguiente circuito y obtenga experimentalmente su tabla de verdad.



2. Obtenga la función lógica del circuito.
3. Reduzca empleando álgebra booleana la ecuación obtenida.
4. Obtenga la tabla de verdad experimental del circuito reducido.

Reporte:

1. Introducción al álgebra de Boole.
2. Reducción algebraica (Boole) de la ecuación obtenida del primer circuito.
3. Circuito reducido.
4. Tablas de verdad de ambos circuitos.
5. Conclusiones.
6. Bibliografía.