

Análisis de circuitos secuenciales

1. El circuito dado debe clasificarse como máquina clase X, entonces deben identificarse los bloques mayores.
2. Una vez identificado el decodificador de estado siguiente, desarrollar la expresión booleana para cada una de sus salidas.
3. Diagramar los mapas de estado siguiente de las expresiones derivadas de las expresiones de salida del decodificador de estado siguiente.
4. Desarrollar la tabla de estados presente y siguiente (Tabla de asignación) o mapas que incluyan todos los posibles códigos de estado presente, estado siguiente y entradas/salidas.
5. Completar la tabla de estados presente y siguiente o el mapa llenando el código de estado siguiente verdadero para los flip-flops usados en particular.
6. Desarrollar un diagrama de estados a partir de la tabla de estados.
7. A partir de la tabla de estados hacer una descripción del circuito.

